

Allegato 4

**SELEZIONE PUBBLICA INDETTA CON DECRETO CODICE PROCEDURA 2017/ASSEGNI_ DEIB08_2017 SSD)
ING-INF/01 BANDITO AI SENSI DEL REGOLAMENTO PER IL CONFERIMENTO DI ASSEGNI PER LO
SVOLGIMENTO DI ATTIVITA' DI RICERCA SU PROGRAMMI DI RICERCA AUTOFINANZIATI EMANATO CON
D.R. n. 667/AG DEL 28 FEBBRAIO 2011, COME MODIFICATO DAL SUCCESSIVO D.R. n. 3398/AG DEL 29
LUGLIO 2016, PER L'ATTIVAZIONE DI N. 1 ASSEGNI PER LO SVOLGIMENTO DI ATTIVITÀ DI RICERCA A
TEMPO DETERMINATO PER LA DURATA DI MESI 12 PRESSO IL DIPARTIMENTO DI ELETTRONICA,
INFORMAZIONE E BIOINGEGNERIA NELL'AMBITO DEL PROGRAMMA DI RICERCA DENOMINATO:**

**SVILUPPO DI MODULI PER LA LETTURA ED ELABORAZIONE OTTIMIZZATA DI DATI SU ARCHITETTURA FPGA
GRADUATORIA DI MERITO**

COGNOME NOME	PUNTEGGIO TITOLI E PUBBLICAZIONI/ PRODOTTI SCIENTIFICI MASSIMO 30 PUNTI SU 100	PUNTEGGIO COLLOQUIO MASSIMO 70 PUNTI SU 100	PUNTEGGIO TOTALE
GARZETTI FABIO	15	70	85

Milano, 25 maggio 2017

LA COMMISSIONE

Prof. ANGELO GERACI



Professore Associato presso
questo Politecnico

Presidente

Prof. FRANCO ZAPPA



Professore Ordinario presso
questo Politecnico

Membro Esperto

Prof. MASSIMO GHIONI



Professore Ordinario presso
questo Politecnico

Membro Esperto

