



# POLITECNICO

MILANO 1863

## *Dati Protocollo*

<b>N° Protocollo</b>	2017 III/13 N. 0047537
<b>Data</b>	31/05/2017
<b>Repertorio</b>	Decreti 2950/2017
<b>UOR-RPA</b>	PDOC - Servizio gestione personale docente
<b>RPA</b>	312882 - EFTIMIADI ENRICO
<b>Firmatario</b>	247901 - DRAGONI GRAZIANO

## *Dati Provvedimento*

<b>Id</b>	17714
<b>Destinatari</b>	551509 - BILLO FEDERICA
<b>Oggetto</b>	D.D. approvazione atti - assegno di ricerca - Codice Procedura 2017/Assegni_DEIB8 - DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA - SVILUPPO DI MODULI PER LA LETTURA ED ELABORAZIONE OTTIMIZZATA DI DATI SU ARCHITETTURA FPGA.



**POLITECNICO**  
MILANO 1863

**AREA RISORSE UMANE E  
ORGANIZZAZIONE**  
Servizio Gestione Personale  
Docente

EE/fb

- VISTA la Legge 09.05.1989, n. 168, "Istituzione del Ministero dell'università e della ricerca scientifica e tecnologica", e successive modificazioni;
- VISTA la Legge 07.08.1990, n. 241, "Nuove norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi", e successive modificazioni;
- VISTA la Legge 30.12.2010, n. 240, "Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario", e in particolare l'art. 22 "Assegni di ricerca";
- VISTO il Decreto legge del 31.12.2014 n. 192, "Proroga di termini previsti da disposizioni legislative" convertito con modificazioni dalla Legge del 27.02.2015, n. 11, e in particolare l' art. 6, comma *2bis*;
- VISTO il Regolamento per il conferimento di assegni per lo svolgimento di attività di ricerca su programmi di ricerca autofinanziati emanato con D.R. n. 667/AG del 28.02.2011, come modificato dal successivo D.R. n. 3398/AG del 29.07.2016;
- VISTO il Decreto del Ministro dell'Istruzione, dell'Università e della Ricerca del 09.03. 2011 n. 102, "Importo minimo assegni di ricerca - articolo 22, Legge 30.12.2010, n. 240";
- VISTO il Codice di Comportamento dei dipendenti del Politecnico di Milano, emanato con D.R. del 26.06.2014, n. 2131, ed in particolare il co. 3 dell'art. 2, "Ambito di applicazione";
- VISTO il bando emesso dal DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA di indizione della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 12 mesi nell'ambito del programma di ricerca denominato "SVILUPPO DI MODULI PER LA LETTURA ED ELABORAZIONE OTTIMIZZATA DI DATI SU ARCHITETTURA FPGA";
- VISTO il Decreto Direttoriale rep. n. 2506 prot. n. 41334 del 12/05/2017 con il quale è stata nominata la Commissione Giudicatrice della predetta selezione pubblica;
- VISTI gli atti relativi all'espletamento della selezione medesima,

#### DECRETA

ART. 1 Sono approvati gli atti della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 12 mesi nell'ambito del

programma di ricerca denominato “SVILUPPO DI MODULI PER LA LETTURA ED ELABORAZIONE OTTIMIZZATA DI DATI SU ARCHITETTURA FPGA ”;

ART. 2 A seguito di quanto disposto all’art. 1 è stato dichiarato vincitore, sotto condizione dell’accertamento dei requisiti prescritti:

Dott. GARZETTI FABIO

*IL DIRETTORE GENERALE*  
*(Ing. Graziano Dragoni)*  
f.to Graziano Dragoni

Firmato digitalmente ai sensi del CAD - D.Lgs 82/2005 e s. m. e i., art. 21 c.1-2

Allegato 4

SELEZIONE PUBBLICA INDETTA CON DECRETO CODICE PROCEDURA 2017/ASSEGNI\_ DEIB08\_2017 SSD )  
ING-INF/01 BANDITO AI SENSI DEL REGOLAMENTO PER IL CONFERIMENTO DI ASSEGNI PER LO  
SVOLGIMENTO DI ATTIVITA' DI RICERCA SU PROGRAMMI DI RICERCA AUTOFINANZIATI EMANATO CON  
D.R. n. 667/AG DEL 28 FEBBRAIO 2011, COME MODIFICATO DAL SUCCESSIVO D.R. n. 3398/AG DEL 29  
LUGLIO 2016, PER L'ATTIVAZIONE DI N. 1 ASSEGNI PER LO SVOLGIMENTO DI ATTIVITÀ DI RICERCA A  
TEMPO DETERMINATO PER LA DURATA DI MESI 12 PRESSO IL DIPARTIMENTO DI ELETTRONICA,  
INFORMAZIONE E BIOINGEGNERIA NELL'AMBITO DEL PROGRAMMA DI RICERCA DENOMINATO:

SVILUPPO DI MODULI PER LA LETTURA ED ELABORAZIONE OTTIMIZZATA DI DATI SU ARCHITETTURA FPGA  
**GRADUATORIA DI MERITO**

COGNOME NOME	PUNTEGGIO TITOLI E PUBBLICAZIONI/ PRODOTTI SCIENTIFICI MASSIMO 30 PUNTI SU 100	PUNTEGGIO COLLOQUIO MASSIMO 70 PUNTI SU 100	PUNTEGGIO TOTALE
GARZETTI FABIO	15	70	85

Milano, 25 maggio 2017

**LA COMMISSIONE**

Prof. ANGELO GERACI



Professore Associato presso  
questo Politecnico

Presidente

Prof. FRANCO ZAPPA



Professore Ordinario presso  
questo Politecnico

Membro Esperto

Prof. MASSIMO GHIONI



Professore Ordinario presso  
questo Politecnico

Membro Esperto

