



POLITECNICO

MILANO 1863

Dati Protocollo

| | |
|----------------------|--|
| N° Protocollo | Prot n.0266937 del 18/11/2022 (2022-PoliCle-0266937) |
| Data | 18/11/2022 |
| Repertorio | Decreti 11960/2022 |
| UOR-RPA | SGPD - ACADEMIC STAFF CAREER - Servizio gestione personale docente |
| RPA | 312882 - EFTIMIADI ENRICO |
| Firmatario | 245105 - SORRENTINO RAFFAELE |

Dati Provvedimento

| | |
|----------------|--|
| Id | 111100 |
| Oggetto | D.D. approvazione atti PROGETTAZIONE DI ARCHITETTURE ELETTRONICHE DIGITALI AD ALTA SICUREZZA PER APPLICAZIONI FERROVIARIE//SISTEMI DIGITALI CONFIGURABILI IN FPGA-2022_ASSEGNI_DEIB_91 |



POLITECNICO

MILANO 1863

**AREA RISORSE UMANE E
ORGANIZZAZIONE**
Servizio Gestione Personale
Docente

EE/fb

- VISTA la Legge 09.05.1989, n. 168, "Istituzione del Ministero dell'università e della ricerca scientifica e tecnologica", e successive modificazioni;
- VISTA la Legge 07.08.1990, n. 241, "Nuove norme in materia di procedimento amministrativo e di diritto di accesso ai documenti amministrativi", e successive modificazioni;
- VISTA la Legge 30.12.2010, n. 240, "Norme in materia di organizzazione delle università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario", e in particolare l'art. 22 "Assegni di ricerca";
- VISTO il Decreto legge del 31.12.2014 n. 192, "Proroga di termini previsti da disposizioni legislative" convertito con modificazioni dalla Legge del 27.02.2015, n. 11, e in particolare l' art. 6, comma *2bis*;
- VISTO il Regolamento per il conferimento di assegni per lo svolgimento di attività di ricerca su programmi di ricerca autofinanziati emanato con D.R. n. 667/AG del 28 febbraio 2011, e successivamente modificato con DD.RR. nn. 2471 del 02.10.2012, 3455 del 13.10.2014, 4674 del 19.12.2014, 2013 del 30.04.2015, 3398 del 29.07.2016 , 8268 del 20.12.2017, 6605 del 27.09.2018 , 3983 del 29.05.2019 e 2232 del 23/12/2020 ed in particolare l'art.8;
- VISTO il Decreto del Ministro dell'Istruzione, dell'Università e della Ricerca del 09.03. 2011 n. 102, "Importo minimo assegni di ricerca - articolo 22, Legge 30.12.2010, n. 240";
- VISTO il Codice etico e di comportamento del Politecnico di Milano, emanato con D.R. del 19.04.2019, n. 3183 e successive modificazioni;
- VISTO il bando emesso dal DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA di indizione della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 12 mesi nell'ambito del programma di ricerca denominato "PROGETTAZIONE DI ARCHITETTURE ELETTRONICHE DIGITALI AD ALTA SICUREZZA PER APPLICAZIONI FERROVIARIE//SISTEMI DIGITALI CONFIGURABILI IN FPGA-2022_ASSEGNI_DEIB_91";
- VISTO il Decreto Direttoriale rep. n. 11277 prot. n. 252454 del 03/11/2022 con il quale è stata nominata la Commissione Giudicatrice della predetta selezione pubblica;
- VISTI gli atti relativi all'espletamento della selezione medesima,

DECRETA

ART. 1 Sono approvati gli atti della selezione pubblica per il conferimento di posti n. 1 per lo svolgimento di attività di ricerca a tempo determinato per la durata di 12 mesi nell'ambito del programma di ricerca denominato "PROGETTAZIONE DI ARCHITETTURE ELETTRONICHE DIGITALI AD ALTA SICUREZZA PER APPLICAZIONI FERROVIARIE//SISTEMI DIGITALI CONFIGURABILI IN FPGA-2022_ASSEGNI_DEIB_91";

ART. 2 A seguito di quanto disposto all'art. 1 è stato dichiarato vincitore, sotto condizione dell'accertamento dei requisiti prescritti:

Dott. RONCONI ENRICO

IL DIRETTORE GENERALE
(Ing. Graziano Dragoni)
f.to Raffaele Sorrentino

Firmato digitalmente ai sensi del CAD - D.Lgs 82/2005 e s.m.i..

SELEZIONE PUBBLICA PER L'ATTIVAZIONE DI N. 1 ASSEGNI PER LO SVOLGIMENTO DI ATTIVITÀ DI RICERCA A TEMPO DETERMINATO DELLA DURATA DI MESI 12 PRESSO IL DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA - SSD ING-INF/01 - ELETTRONICA – CODICE PROCEDURA ASSEGNI_DEIB91_2022 NELL'AMBITO DEL PROGRAMMA DI RICERCA DENOMINATO:

PROGETTAZIONE DI ARCHITETTURE ELETTRONICHE DIGITALI AD ALTA SICUREZZA PER APPLICAZIONI FERROVIARIE//SISTEMI DIGITALI CONFIGURABILI IN FPGA-2022_ASSEGNI_DEIB_91

Allegato n. 4

GRADUATORIA DI MERITO

| CRITERI | Pertinenza dei titoli di studio con il programma di ricerca oggetto della selezione | Coerenza del profilo complessivo del candidato rispetto ai contenuti del programma di ricerca oggetto della selezione | Attinenza delle pubblicazioni, delle tesi e dei prodotti scientifici presentati con il programma di ricerca oggetto della selezione | Colloquio inteso ad accertare l'attitudine del candidato alla ricerca oggetto della selezione | Totale |
|----------------|---|---|---|---|---------------|
| RONCONI Enrico | 10 | 15 | 10 | 60 | 95 |

LA COMMISSIONE

Prof. ANGELO GERACI Professore Associato (Presidente) _____

Dott. NICOLA LUSARDI Ricercatore T.D. (Componente) _____

Prof. MASSIMO ANTONIO GHIONI Professore Ordinario (Componente) _____

Firmato digitalmente ai sensi del CAD - D.Lgs 82/2005 e s.m.i..